

DENEYLER & KULLANILACAK ELEMANLAR

1. Lojik Kapılar ve Karakteristikleri (TTL & CMOS)

74LS00, 74LS08, 74LS32 (TTL)
74HC00, 74HC08, 74HC32 (CMOS)

2. Kod Çözücü (Decoder), Kod Çevirici, Display

Entegre	Açıklama	Adet
7486	Dörtlü 2 girişli XOR kapısı	1
7447	7- segment decoder (display sürücü)	1
7400	Dörtlü 2 girişli NAND kapısı	2
7408	Dörtlü 2 girişli AND kapısı	1
74138	tümleyen çıkışlı decode	1
100 ohm	Direnç	7
Display	7 segment ortak anotlu gösterge (display)	1

3. FLİP-FLOP TASARIMI

Entegre	Açıklama	Adet
7400	Dörtlü 2 girişli NAND	1
7402	Dörtlü 2 girişli NOR	1
7404	Altılı inverter	1
7408	Dörtlü 2 girişli AND kapısı	1
7411	Üçlü 3 girişli AND	1
7427	Üçlü 3 girişli NOR	1
7476	İkili JK tipi Flip-Flop	1

4. SAYICI TASARIMI

Entegre	Açıklama	Adet
7476	ikili JK Flip-Flop	2
7408	dörtlü 2 girişli AND	2
7493	BCD sayıcı.	2

5. DİJİTAL/ANALOG ve ANOLOG/DİJİTAL DÖNÜŞTÜRÜCÜLER

Entegre	Açıklama	Adet
DAC0800	Dijital Analog Converter	1
ADC0804	Analog Dijital Converter	1
100nf	Kondansatör	3
150pf	Kondansatör	2
10µF	Kondansatör	1
50kΩ	Trimpot veya potansiyometre	1

6. REGİSTERLAR ARASI VERİ ALIŞ-VERİŞİ

Herhangi bir eleman getirilmeyecektir. Deney hazır devre üzerinden yapılacaktır.